

Summer Semester 2022/2023

Group plan 4ETE2

	08:15 09:00	09:15 10:00	10:15 11:00	11:15 12:00	12:15 13:00	13:15 14:00	14:15 15:00	15:15 16:00	16:15 17:00	17:15 18:00	18:15 19:00	19:15 20:00
Mon	lecture, 08:15-10:00 Optoelectronics dr hab. inż. Maciej Sibiński; dr inż. Grzegorz Tosik <i>Building B9, room 416</i>		lecture, 10:15-12:00 Microelectronics dr inż. Grzegorz Jabłoński <i>1st part of the semester, building B18, room A1</i>		language course, 12:15-14:00 Język obcy blok 3.1 <i>Language Centre, German A0-A1, Russian A0-A1, Spanish A0-A1, A2-B1, French A0-A1</i>		language course, 14:15-16:00 Język obcy blok 3.2 <i>Language Centre, German A2-B1, Spanish A1-A2, A0-A1, Italian A0-A1</i>					
Tue	laboratory, 08:15-10:00 Electronic Circuits 2 dr inż. Marcin Kociołek <i>1st part of the semester, building B9, room 215</i>		lecture, 10:15-12:00 Electronic Circuits 2 dr inż. Marcin Kociołek <i>1st part of the semester, building B9, room 416</i>		laboratory, 12:15-14:00 Optoelectronics dr inż. Bartłomiej Guzowski <i>Building B9, room 117</i>		lecture, 14:15-16:00 Power Devices & Systems dr inż. Łukasz Starzak <i>1st part of the semester, Building B18, room A3</i>					
Wednesday	project, 08:15-20:00 Team Project											
			10:15-11:00 Team Project dr hab. inż. Laurent Babout, prof. uczelni <i>Organisational meeting on 01.03 in room 16</i>									
Thu	laboratory, 08:15-10:00 Numerical Methods dr inż. Rafał Zawisłak; mgr inż. Filip Szewczyk <i>Building A10, room E3</i>		lecture, 10:15-12:00 Numerical Methods dr hab. inż. Jacek Kabziński, prof. PŁ <i>1st part of the semester, building A10, room E2</i>		laboratory, 12:15-14:00 Microelectronics dr hab. inż. Marcin Janicki, prof. uczelni <i>Building B18, lab. B</i>		tutorials, 14:15-16:00 Wychowanie fizyczne <i>Sports Centre</i>					
Friday	laboratory, 08:15-11:00 Signal Processing 1 dr inż. Łukasz Jopek <i>Building B9, room 413</i>				lecture, 12:15-14:00 Signal Processing 1 dr hab. inż. Sławomir Hausman, prof. PŁ; dr inż. Piotr Korbel <i>Building B9, room 415</i>		laboratory, 14:15-16:00 Power Devices & Systems dr inż. Łukasz Starzak <i>Building B18, lab. PPM</i>					